

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-184717

(43)公開日 平成11年(1999)7月9日

(51)Int.Cl.⁶

G 0 6 F 9/46

識別記号

3 4 0

F I

G 0 6 F 9/46

3 4 0 E

審査請求 未請求 請求項の数7 OL (全12頁)

(21)出願番号

特願平9-353092

(22)出願日

平成9年(1997)12月22日

(71)出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72)発明者 藤原 翔

神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町工場内

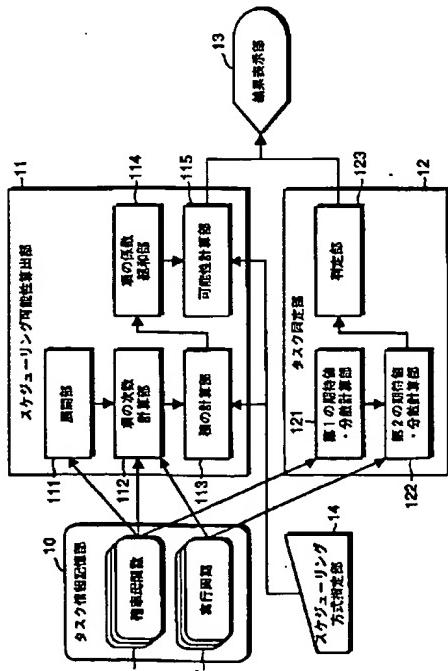
(74)代理人 弁理士 木内 光春

(54)【発明の名称】スケジューリング解析装置及び方法並びにスケジューリング解析用ソフトウェアを記録した記録媒体

(57)【要約】

【課題】適用範囲が広く、タスクの実行時間の期待値に基づいて情報を提示するスケジューリング解析の技術を提供する。

【解決手段】スケジューリング可能性算出部111の展開部1111は、有理式として与えられた確率母関数 f を多項式に展開する。項の次数計算部1112が、各タスクの確率分布関数に現れる各項の次数を、当該タスクの実行周期の逆数倍する。積の計算部1113が、項の次数が逆数倍された各タスクの多項式同士を掛け合わせることによって積を計算する。項の係数総和部1114が、掛け合わされた前記積に現れる各項のうち、次数がスケジューリング方式に対応する基準値より大きい項は廃棄し、次数が基準値以下の項のみを選んで項の係数の総和を計算する。最後に、可能性計算部1115が、計算された係数の総和に基づいてスケジューリング可能性を計算して結果表示部13に出力する。



BEST AVAILABLE COPY

【特許請求の範囲】

【請求項1】 スケジューリング方式を指定する手段と、実行すべき複数のタスクの実行周期又はデッドラインを指定する手段と、前記タスクの実行時間の確率的分布を用いて、指定されたスケジューリング方式において前記周期内又はデッドラインまでに全てのタスクが終了する可能性を示す値を算出する手段と、

を備えたことを特徴とするスケジューリング解析装置。

【請求項2】 前記算出する手段は、スケジューリングの対象とする各タスクごとに、多項式又は有理式として表された実行時間の確率分布関数、及び実行周期が与えられた場合に、

有理式として与えられた確率分布関数を多項式に展開する手段と、

各タスクの多項式に含まれる項の次数を、当該タスクの実行周期の逆数倍することによって、各タスク毎の第2の多項式を作成する手段と、

各タスク毎の第2の多項式同士の積を計算することによって第3の多項式を作成する手段と、

前記第3の多項式から、次数が、与えられたスケジューリング方式に応じて予め定めた基準値以下の項の係数の和を計算する手段と、

前記係数の和に基づいて、前記スケジューリング方式の下で、与えられたデッドラインまでに全てのタスクが実行を終了する可能性を計算する手段と、

を備えたことを特徴とする請求項1記載のスケジューリング解析装置。

【請求項3】 スケジューリングの対象とする各タスクに関する情報に基づいて、処理のデッドラインを破る原因となる可能性が高いタスクを同定する手段を備えたことを特徴とする請求項1又は2記載のスケジューリング解析装置。

【請求項4】 前記同定する手段は、スケジューリングの対象とする各タスクの実行時間の確率分布関数に基づいて、1回の実行あたりの実行時間について、期待値及びその分散を計算する手段と、1回の実行あたりの前記期待値及びその分散と当該タスクの実行周期に基づいて、タスク毎のCPU使用率の期待値及びその分散を計算する手段と、

タスク毎に計算されたCPU使用率の期待値又はその分散のうち少なくとも一方に基づいて、デッドラインを破る原因となる可能性が高いタスクを判定する手段と、を備えたことを特徴とする請求項3記載のスケジューリング解析装置。

【請求項5】 スケジューリング方式を指定するステップと、実行すべき複数のタスクの実行周期又はデッドラインを指定するステップと、

前記タスクの実行時間の確率的分布を用いて、指定されたスケジューリング方式において前記周期内又はデッドラインまでに全てのタスクが終了する可能性を示す値を算出するステップと、

を含むことを特徴とするスケジューリング解析方法。

【請求項6】 スケジューリングの対象とする各タスクに関する情報に基づいて、処理のデッドラインを破る原因となる可能性が高いタスクを同定するステップを含むことを特徴とする請求項5記載のスケジューリング解析方法。

【請求項7】 コンピュータを用いて複数のタスクのリアルタイムスケジューリングに関する解析を行なうスケジューリング解析用ソフトウェアを記録した記録媒体において、

当該スケジューリング解析用ソフトウェアはコンピュータに、

スケジューリング方式の指定を受け付けさせ、実行すべき複数のタスクについて実行周期又はデッドラインの指定を受け付けさせ、

前記タスクの実行時間の確率的分布を用いて、指定されたスケジューリング方式において前記周期内又はデッドラインまでに全てのタスクが終了する可能性を示す値を算出させることを特徴とするスケジューリング解析用ソフトウェアを記録した記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、リアルタイムスケジューリングに関するもので、より具体的には、与えられたタスク群を指定されたスケジューリング方式でスケジューリングした場合に、各タスクの実行がデッドラインまでに終了する可能性を算出する技術を提供するものである。

【0002】

【従来の技術】コンピュータとそのプログラムとを組み込んだ電気機器を、組み込みシステムと呼ぶ。組み込みシステムのうちには、時間的な制約が厳しいリアルタイム処理の用途に用いられるものが多く存在する。リアルタイム処理では、各タスクは、与えられたデッドラインすなわち制限時刻までに一定の処理を終えなければならないという制約があり、このような制約をリアルタイム制約と呼ぶ。このリアルタイム制約の遵守が強く求められるシステムとしては、航空機管制のような軍事・公共システムなどが典型的であるが、最近では、自動車の燃料噴射制御システムやマルチメディアシステムなどのように、民生用のシステムも増加しつつある。これらリアルタイムの処理システムでは、複数のタスクを同時・並行的に実行させることが多いため、各タスクのデッドラインが守られるようにスケジューリングすることが重要な課題になる。このようにタスク群をリアルタイム制約が守られるようにスケジューリングする技術を、リアル

タイムスケジューリングと呼んでいる。

【0003】リアルタイムスケジューリングで多く用いられるスケジューリング方式は優先順位スケジューリングである。このスケジューリング方式は、タスクに優先順位を設定し、CPUを要求しているタスク中で最も優先順位の高いタスクにCPUを利用させるものである。優先順位スケジューリングの中でもよく知られているのは、周期的に発生するタスクに対して周期が短いものほど優先順位を高く設定するレートモノトニックスケジューリングや、デッドラインまでの残り時間が短いものほど優先順位を高く設定するEDF(Earliest Deadline First)スケジューリングなどである(参考文献:C.L. Liu and J.W. Leyland, Scheduling algorithms for multi-programming in a hard real-time environment, in Journal of the Association for Computing Machinery, 20, 1 (January 1973):40—61)。

【0004】これら優先順位スケジューリングは、優先順位が固定である固定優先順位スケジューリングと、優先順位が動的に変化する動的優先順位スケジューリングに大別される。例えば、レートモノトニックスケジューリングは固定優先順位スケジューリングの代表例であり、また、EDFスケジューリングは動的優先順位スケジューリングの代表例である。

【0005】このようなリアルタイムスケジューリングにおいて、与えられたタスク群があるスケジューリング方式で、リアルタイム制約が充足されるようにスケジューリングできるか調べたり、また、リアルタイム制約が守られるようにするにはどうスケジューリングすればよいかを調べる技術は、実用上重要である。このような技術を、スケジューリング解析技術といふ。

【0006】スケジューリング解析技術の代表例としては、静的優先順位スケジューリングを主な対象とするRMA(Rate-Monotonic Analysis)を挙げることができ、これをもとにしたリアルタイムシステム構築手法も提唱されている(参考文献:M.H.Klein et al, A Practitioner's Handbook for Real-Time Analysis, Kluwer Academic Publ., 1993)。また、RMAに基づいたスケジューリング解析ツールもすでにいくつか存在する(例えば、J.W.S. Liu et al, PERTS: A prototyping environment for real-time systems, Proc. of 14th IEEE Real-Time Systems Symposium, 184—188, IEEE Press, 1994)。

【0007】RMAに基づいたこれらスケジューリング解析に関する技術は、タスクID、優先順位、実行時間、周期、タスクスイッチに要する時間などの情報に基づき、タスク群がスケジューリング可能かどうかを検証し、その結果をユーザに提供するものである。

【0008】

【発明が解決しようとする課題】ところで、上記のような従来のスケジューリング解析技術は、タスク毎の実行

時間が常に一定であることを前提とし、リアルタイム制約が充足されるかどうかを二者択一で判断するものであった。一方、実際のタスクのプログラムは、ループや条件分岐を含むため、実行時間は必ずしも一定ではなく、確率的に分布する。このため、従来のスケジューリング解析技術は、安全サイドに立って最悪の実行時間を想定することによってスケジューリング解析を行っていた。

【0009】しかし、このようなスケジューリング解析では、最悪の実行時間が平均的な実行時間に比べて非常に大きいと、実行時間が最悪の場合に対してもスケジューリングできることを保証するためには、結果的に実行時間の余裕分が大きくなり、CPUが大半の場合に遊休状態となる。このようなスケジューリングのアプローチは、軍事・公共システムのように、リアルタイム制約の充足が最優先課題で、そのため多大のコストが許容されるシステムならば問題ない。

【0010】しかし、コスト制約の厳しい民生品には、同様のアプローチは適当ではない。すなわち、民生品ではリアルタイム制約を絶対に保証したいという要求は小さく、十分高い確率でリアルタイム制約が充足されれば良いといった場合が多い。このため、従来技術を用いても民生品について適切なリアルタイムスケジューリングを行なうことは困難であった。

【0011】また、従来の技術では、最悪の実行時間を前提としたが、例えばタスクのプログラム中にループが存在する場合は、ループの繰り返し回数に上限がなければ最悪の実行時間にも上限がないこととなる。このように、従来のスケジューリング解析技術は、ループや分岐を含むために実行時間が確率的に分布するようなタスク群に対しては適用が困難であり、適用範囲が狭いという問題点があった。

【0012】また、組み込みシステムの設計においては、システムの機能をハードウェアとソフトウェアに適切に切り分けることによって、コストと性能との最適なトレードオフを実現するハード・ソフト協調設計技術(hardware/software codesign)が注目されている。このハード・ソフト協調設計技術においては、ある機能をハードウェアとソフトウェアのどちらで実現するかの選択が重要である。このような場合に対しても、スケジューリング解析は、ある機能をソフトウェアで実現した場合にデッドラインが破られるかどうか判定することによって、ハードウェアとソフトウェアの切り分けに関する判断材料を提供することができる。

【0013】しかし、この場合も、これまでの手法は条件分岐やループを持つタスクの扱いが困難だったため適用範囲が狭く、適用できる場合でも、最悪の実行時間もとにするとためデッドラインが破られるという結論が必要に多く、ある機能をハードウェアとソフトウェアのどちらで実現するかについて、妥当な判断は困難であった。

【0014】本発明は、上記のような従来技術の問題点を解決するために提案されたものであり、その目的は、適用範囲が広く、タスクの実行時間の期待値に基づいて情報を提示するスケジューリング解析の技術を提供することである。より具体的には、本発明の目的は、実行時間が確率的な分布を持つタスク群を、指定されたスケジューリング方式でスケジューリングした場合に、リアルタイム制約が充足される可能性を算出して出力する技術を提供することである。なお、本出願人は、プログラムを入力とし、その実行時間の確率分布を出力する発明を出願しており（特願平09-047643：酒井良哲／計算機システムの性能評価の方法及び装置）、この発明と本発明とを併せて利用することによって、複数のプログラムから、それらをスケジューリングした場合にリアルタイム制約が充足される可能性を直接・自動的に算出することができる。また、本発明の他の目的は、スケジューリングの可能性を安価に向上できる情報を提示する技術を提供することである。

【0015】

【課題を解決するための手段】上記の目的を達成するため、請求項1のスケジューリング解析装置は、スケジューリングの対象とする各タスクに関する情報に基づいて、与えられたスケジューリング方式の下で、与えられたデッドラインまでに全てのタスクが実行を終了する可能性を算出する手段を備えたことを特徴とする。請求項5のスケジューリング解析方法は、請求項1の発明を方法の観点から把握したもので、スケジューリング方式を指定するステップと、実行すべき複数のタスクの実行周期又はデッドラインを指定するステップと、前記タスクの実行時間の確率的分布を用いて、指定されたスケジューリング方式において前記周期内又はデッドラインまでに全てのタスクが終了する可能性を示す値を算出するステップと、を含むことを特徴とする。請求項7の発明は、請求項1の発明をコンピュータのソフトウェアを記録した記録媒体の観点から把握したもので、コンピュータを用いて複数のタスクのリアルタイムスケジューリングに関する解析を行なうスケジューリング解析用ソフトウェアを記録した記録媒体において、当該スケジューリング解析用ソフトウェアはコンピュータに、スケジューリング方式の指定を受け付けさせ、実行すべき複数のタスクについて実行周期又はデッドラインの指定を受け付けさせ、前記タスクの実行時間の確率的分布を用いて、指定されたスケジューリング方式において前記周期内又はデッドラインまでに全てのタスクが終了する可能性を示す値を算出させることを特徴とする。請求項1、5、7の発明では、与えられたスケジューリング方式でタスク群をスケジューリングした場合について、デッドラインまでに実行が終了するかどうかを二者択一に判断するのではなく、各タスクの実行時間の期待値等に基づいて、終了する可能性がどのくらいかを算出して表示画面

などに提示する。このため、ユーザは、リアルタイム制約が十分高い確率で満足されるかどうかをコストとの関係で具体的に判断することができる。

- 【0016】請求項2の発明は、請求項1記載のスケジューリング解析装置において、前記算出する手段は、スケジューリングの対象とする各タスクごとに、多項式又は有理式として表された実行時間の確率分布関数、及び実行周期が与えられた場合に、有理式として与えられた確率分布関数を多項式に展開する手段と、各タスクの多項式に含まれる項の次数を、当該タスクの実行周期の逆数倍することによって、各タスク毎の第2の多項式を作成する手段と、各タスク毎の第2の多項式同士の積を計算することによって第3の多項式を作成する手段と、前記第3の多項式から、次数が、与えられたスケジューリング方式に応じて予め定めた基準値以下の項の係数の和を計算する手段と、前記係数の和に基づいて、前記スケジューリング方式の下で、与えられたデッドラインまでに全てのタスクが実行を終了する可能性を計算する手段と、を備えたことを特徴とする。請求項2の発明では、各タスクの実行時間の確率分布関数を、プログラムの内容に応じて多項式又は有理式で与えておくことにより、タスク毎及び全体としてのCPU使用率の期待値が計算され、スケジューリングの可能性が提示される。このため、実行時間が確率的に分布するタスク、例えばプログラム中に分岐やループを持つタスクについても適用対象とすることができる。
- 【0017】請求項3の発明は、請求項1又は2記載のスケジューリング解析装置において、スケジューリングの対象とする各タスクに関する情報に基づいて、処理のデッドラインを破る原因となる可能性が高いタスクを同定する手段を備えたことを特徴とする。請求項6の発明は、請求項3の発明を方法の観点から把握したもので、請求項5記載のスケジューリング解析方法において、スケジューリングの対象とする各タスクに関する情報に基づいて、処理のデッドラインを破る原因となる可能性が高いタスクを同定するステップを含むことを特徴とする。請求項3、6の発明では、どのタスクがデッドラインを破る原因となる可能性が高いかが提示されるので、そのタスクを重点的にチューニングすることによって、新たなCPUなどの高価な設備が不要となり、スケジューリングの可能性を安価に向上することができる。
- 【0018】請求項4の発明は、請求項3記載のスケジューリング解析装置において、前記同定する手段は、スケジューリングの対象とする各タスクの実行時間の確率分布関数に基づいて、1回の実行あたりの実行時間について、期待値及びその分散を計算する手段と、1回の実行あたりの前記期待値及びその分散と当該タスクの実行周期とに基づいて、タスク毎のCPU使用率の期待値及びその分散を計算する手段と、タスク毎に計算されたCPU使用率の期待値又はその分散のうち少なくとも一方

に基づいて、デッドラインを破る原因となる可能性が高いタスクを判定する手段と、を備えたことを特徴とする。請求項4の発明では、デッドラインを破る原因となる可能性が高いタスクを、CPU使用率の期待値やその分散から判定する。この場合、期待値からはCPU使用率の大きなタスクが同定され、分散からはCPU使用率の変動幅が大きいタスクが同定されるので、これらのタスクをチューニングすることによって、スケジューリング可能性を効果的に改善することができる。

【0019】

【発明の実施の形態】次に、本発明の実施の形態であるスケジューリング解析装置（以下「本装置」という）について、図面を参照して具体的に説明する。なお、本発明は、周辺機器を持つコンピュータを、ソフトウェアで制御することによって実現することが一般的と考えられる。この場合、キーボード及びマウスなどの入力装置で情報を入力し、CRT表示装置及びプリンタなどの出力装置で情報を出力できる。また、レジスタ、メモリ、外部記憶装置などの記憶装置は、いろいろな形式で、情報を一時的に保持したり永続的に保存できる。そして、CPUは、前記ソフトウェアにしたがって、これらの情報に加工及び判断などの処理を加え、さらに、処理の順序を制御することができる。

【0020】また、コンピュータを制御するソフトウェアは、各請求項及び明細書に記述する処理に対応した命令を組み合わせることによって作成され、作成されたソフトウェアは、コンパイラやインタプリタなどの処理系によって実行されることで、上記のようなハードウェア資源を活用する。

【0021】但し、本発明を実現するための上記のような態様はいろいろ変更することができ、例えば、本発明の装置と外部との間で情報を入出力するには、フロッピーディスクなどの着脱可能な記録媒体やネットワーク接続装置を使用することもできる。さらに、本発明を実現するソフトウェアを記録したCD-ROMのような記録媒体は、それ単独でも、本発明の一態様である。また、本発明の機能の一部をLSIなどの物理的な電子回路で実現することも可能である。

【0022】以上のように、コンピュータを使用して本発明を実現する態様はいろいろ変更できるので、以下では、本発明の各機能を実現する仮想的回路ブロックを用いることによって、本発明の実施の形態を説明する。

【0023】〔1. 構成〕まず、図1は、本装置の構成を示す機能ブロック図である。すなわち、本装置は、この図に示すように、タスク群に属する各タスクに関するタスク情報を保持するタスク情報記憶部10と、各タスクの情報からスケジューリング方式のもとでリアルタイム制約が充足される可能性を算出するスケジューリング可能性算出部11と、デッドラインを破る原因となる可能性が高いタスク（以下「原因タスク」と呼ぶ）を指摘

するタスク同定部12と、を有する。ここで、与えられたスケジューリング方式の下でリアルタイム制約が充足されること、すなわち、全てのタスクがデッドラインまでに実行を終了する確率を、スケジューリング可能性と呼ぶ。

【0024】また、本装置は、スケジューリング可能性算出の前提とするスケジューリング方式を指定するためのスケジューリング方式指定部14と、スケジューリング可能性算出部11及びタスク同定部12の出力結果をもとに画面表示を行う結果表示部13とを有する。

【0025】さらに、スケジューリング可能性算出部11は、展開部111と、項の次数計算部112と、積の計算部113と、項の次数除外部114と、項の係数総和部115と、可能性計算部115と、を有する。ここで、スケジューリング可能性算出部11には、スケジューリングの対象とする各タスクごとに、多項式又は有理式として表された実行時間の確率分布関数、及び実行周期が与えられるが、展開部111は、与えられた確率分布関数が有理式であった場合に、多項式に展開する手段である。また、項の次数計算部112は、各タスクの多項式に含まれる項の次数を、当該タスクの実行周期の逆数倍することによって、各タスク毎の第2の多項式を作成する手段である。

【0026】また、積の計算部113は、各タスク毎の第2の多項式同士の積を計算することによって第3の多項式を作成する手段である。また、項の係数総和部114は、前記第3の多項式から、次数が、与えられたスケジューリング方式に応じて予め定めた基準値以下の項の係数の和を計算する手段である。また、可能性計算部116は、前記係数の和に基づいて、前記スケジューリング方式の下で、与えられたデッドラインまでに全てのタスクが実行を終了する可能性を計算する手段である。

【0027】また、タスク同定部12は、さらに、第1の期待値・分散計算部121と、第2の期待値・分散計算部122と、判定部123と、を有する。このうち、第1の期待値・分散計算部121は、スケジューリングの対象とする各タスクの実行時間の確率分布関数に基づいて、1回の実行あたりの実行時間について、期待値及びその分散を計算する手段である。

【0028】また、第2の期待値・分散計算部122は、1回の実行あたりの前記期待値及びその分散と当該タスクの実行周期とにに基づいて、タスク毎のCPU使用率の期待値及びその分散を計算する手段である。また、判定部123は、タスク毎に計算されたCPU使用率の期待値又はその分散のうち少なくとも一方に基づいて、デッドラインを破る原因となる可能性が高いタスクを判定する手段である。

【0029】〔2. 作用〕上記のような構成を有する本実施形態では、次のような処理によって、スケジューリング可能性及び原因タスクがユーザに提示される。な

お、スケジューリングの対象とする各タスク毎に、あらかじめユーザが、確率分布関数である確率母関数 f 及び実行周期 T をタスク情報記憶部 10 に入力しておき、また、スケジューリング用いようとするスケジューリング方式をスケジューリング方式指定部 14 から指定しておくものとする。ここで、母関数とは、主に数え上げに用いられ、漸化式などの記述を簡単にするもので、確率母関数とは、ありうる複数の事象それが発生する確率を記述した母関数である。

【0030】〔2-1. スケジューリング可能性を算出する理論的根拠〕本実施形態では、スケジューリング可能性算出部 11 が、スケジューリングの可能性を計算するが、このような計算の理論的根拠をまず説明する。ここで、図 2 は、タスク情報記憶部 10 に保持されているタスク情報の例を示す図である。このタスク情報は、タスク毎に、タスク ID、周期、実行時間の確率分布を含む。このうちタスク ID は、タスク毎に一意につけられる固有の識別子である。また、そのタスクが周期的に起動されるものの場合は、周期を記録する。なお、この周期の欄は、非周期的なタスクの場合は空欄とする。

【0031】実行時間の確率分布は、確率母関数または z -変換を用いれば、分岐・ループがある場合も、有理式としてコンパクトに表現できる。ここでは簡単なため、すべての時間はある単位時間の何倍という形の無次元量として扱う。すなわち、図 2 に示した確率分布は、有理式を用いた確率分布を表現する例を示したもので、この場合、多項式は、分母が 1 の有理式として扱う。

【0032】この例において、確率分布が有理式 P/Q (P, Q は多項式) である場合、

【数1】 $P = \sum_i a_i w^i$ ($a_i \neq 0$)

を、ペア (a_i, s_i) からなるリスト L_1 で表し、

【数2】 $Q = \sum_j b_j w^j$ ($b_j \neq 0$)

を、ペア (b_j, t_j) からなるリスト L_2 で表すことによって、有理式 P/Q にを、これらリストのペア (L_1, L_2) で表す。なお、本明細書において、 x の y 乗は「 x^y 」の他、「 x^y 」及び「 $x^{**}y$ 」のように表し、また、以上 (\geq) や以下 (\leq) は「 $>=$ 」「 $=<$ 」のようにも表す。

【0033】以下では、タスク $t_1, t_2 \dots t_n$ は周期的・独立と仮定し、その周期を $T_1, T_2 \dots T_n$ とする。タスク t_i の実行時間 C_i は確率的な分布に従うが、ここでは実行時間 C_i は実行される全てのインスタンスで一定と仮定する。「インスタンス」は、同じプログラムに基づいた一連の処理が繰り返し行なわれる場合において、個々の一連の処理である。

【0034】このように同種のタスクのインスタンス間で実行時間 C_i が一定という仮定が妥当するのは、プログラムの文面からは確率的にしか実行時間が見積もれないが、実際の実行では実行バスやループの回数が一定となる場合であり、組み込みソフトに多く見られる。この

ようなタスクのインスタンスは、そのタスクの次のインスタンスが発生する時点をデッドラインとして、それまでに実行時間分だけ CPU を獲得する必要がある。そして、すべてのタスクインスタンスが、デッドライン以内に実行時間分 CPU を獲得できる時、タスク群はスケジューリング可能であるという。この仮定は、前掲の Liu-Layland の論文においても用いられていた。

【0035】ここで、 X を、実数に値を持つ離散的ランダム変数とする。このような離散的ランダム変数 X の確率母関数 $f_X(w)$ は、次のように定義する：

【数3】 $f_X(w) = \sum_r P_r(X=r) w^r$

ここで、 $P_r(X=r)$ は、事象 $X=r$ の確率である。上の例のように、変数 X が整数にのみ値をもつランダム変数である場合は、確率母関数 $f_X(w)$ は信号処理で言うところの信号の z -変換などと大体同じものであるが、ここでは X が整数値にかぎらず実数値を取りうる点に特徴がある。

【0036】ここで、ランダム変数 C_i の確率母関数

【数4】 $f_{C_i}(w) = \sum_r P_r(C_i=r) w^r$

を考える。この場合、 $f_{C_i}(w)$ は無限に多くの項を持つ可能性があるが、実際のプログラムで用いられる条件分岐やループの影響を考えると、 w の多項式または有理式となる。なお、プログラムに含まれる単なる実行文以外の要素が条件分岐だけならば多項式であるが、プログラム中にループが存在しても有理式として扱うことができる。特に、 $f_{C_i}(w)$ の情報は有限のメモリで保持できる。

【0037】続いて、実行時間の確率母関数の例を二つ与える。但し、ここでの説明は簡略化したものであり、必ずしも実際に用いられる例に即したものではない。ま

ず、プログラムのある断片として、簡単な分岐を持つプログラム

`if e1 then e2 else e3`

の実行時間を考える。この例では、条件判定部 e_1 にかかる時間が無視でき、各実行文 e_2, e_3 それぞれへの分岐確率は共に 50%、実行文 e_2 の実行に要する時間は 4、実行文 e_3 の実行に要する時間は 8 であるとする。この場合、

`if e1 then e2 else e3`

の実行時間の確率母関数は、

【数5】 $1/2 w^4 + 1/2 w^8$

で与えられる。

【0038】次に、プログラムの別の断片として、簡単なループを持つプログラム

`e4 ; while e5 do e6 ;`

を考える。この例では、実行文 e_4 の実行時間を 5、条件判定部 e_5 にかかる時間が無視でき、そこで条件が成立する確率は 50%、実行文 e_6 の実行に要する時間を 4 とする。この実行時間の確率母関数は、

【数6】

$$\begin{aligned} & 11 \\ & \frac{1}{2} w^4 + \frac{1}{4} w^4 + \frac{1}{8} w^{12} + \dots \\ & = \frac{1}{2} w^4 (1 - \frac{1}{2} w^4)^{-1} \end{aligned}$$

となる。このような例では、ループが回る回数には上限がないが、確率母関数は有理式であり、有限のメモリや図表などの形式で保持できる。この事実は、非常に広い範囲のプログラムに対しても成立することが知られているので、以下、この前提で説明を続ける。

【0039】なお、確率母関数は、上記に例示したように、プログラムのソースコードの内容に応じて定まるので、ユーザがタスクのプログラム毎に手作業で作成して入力しておいてもよいが、ソースコードの内容をプログラミング言語の文法に基づいて解析することによって、自動的に生成することもできる。

【0040】そして、CPU使用率Uは、次の式で与えられるランダム変数である：

$$【数7】 U = \sum_{i=1}^n (C_i / T_i)$$

また、タスク t_i 単独のCPU使用率 U_i を

$$【数8】 U_i = C_i / T_i$$

として定義する。この場合、タスク t_i 単独のCPU使用率 U_i の確率母関数 $f U_i (w)$ を考えると、

【数9】

$$\begin{aligned} f U_i (w) &= \sum_r P_r (C_i / T_i = r) w^r \\ &= \sum_r P_r (C_i = T_i \cdot r) w^r \\ &= \sum_r P_r (C_i = s) w^{s/r} \\ &= \sum_r P_r (C_i = s) (w^{1/T_i})^s \\ &= f C_i (w^{1/T_i}) \end{aligned}$$

$$【数10】 U = \sum_{i=1}^n U_i$$

であるが、全てのタスクが互いに独立との仮定から、

$$【数11】 f U (w) = \prod_{i=1}^n f U_i (w)$$

となる。上の等式から、

【数12】 $f U (w) = \prod_{i=1}^n f C_i (w^{1/T_i})$
となり、全タスクのCPU使用率の合計 $f U (w)$ がタスク t_i の1回当たりの実行時間 $f C_i (w)$ と実行周期 T_i によって記述できることが確認できた。

【0041】さらに、級数

【数13】 $f (w) = \sum_s a_s w^s$
の r 次の係数 a_r を、 $f (w) [w^r]$ で表わす。また、 $f (w)$ に現れる次数 r 以下の係数の和 $\sum_{s < r} a_s$ を、 $f (w) [w^{r-1}]$ で表わし、加えて、次のような類似の記法を導入しておく。

【数14】

$$\begin{aligned} f (w) [w^r] &= \sum_{s < r} a_s \\ f (w) [w^{r-1}] &= \sum_{s < r} a_s \\ f (w) [w^{r-1}] &= \sum_{s < r} a_s \end{aligned}$$

ここで、ランダム変数Xの確率母関数 $f X (w)$ については、定義から次が成立する。

【数15】

$$\begin{aligned} P_r (X=r) &= f X (w) [w^r] \\ P_r (X \leq r) &= f X (w) [w^{r-1}] \end{aligned}$$

また、二つの級数

【数16】

$f (w) = \sum_s a_s w^s$, $g (w) = \sum_s b_s w^s$
がある実数 r より高次の項を無視して一致することを、

$$【数17】 f (w) \equiv g (w) \pmod{w^{r+1}}$$

で表わす。

【0042】そして、前掲のLiu-Laylandの論文では、周期的なタスクの集合がEDFでスケジューリング可能であるための必要十分条件は、Uが1以下であることが示されている。このことから、あるタスク群がEDFでスケジューリング可能である確率は

$$【数18】 P_r (U \leq 1) = f U (w) [w^{-1}]$$

となり、

$$【数19】 (\prod_{i=1}^n f C_i (w^{1/T_i})) [w^{-1}]$$

を計算することで求められる。

【0043】レートモノトニック方式の場合には、同じくLiu-Laylandの論文で、n個の周期的なタスクがレートモノトニック方式でスケジューリング可能であるための十分条件が、

$$【数20】 U \leq n (2^{1/n} - 1)$$

であることが示されている。スケジューリング可能であるには、U ≤ 1 が必要であるから、

【数21】

$$\begin{aligned} P_r (U \leq n (2^{1/n} - 1)) \\ \leq P_r (\text{レートモノトニックスケジューリング可能}) \\ \leq P_r (U \leq 1) \end{aligned}$$

が成立する。また、

$$\begin{aligned} 【数22】 P_r (U \leq 1) &= f U (w) [w^{-1}] \\ P_r (U \leq n (2^{1/n} - 1)) &= f U (w) [w^{-1/(2^{1/(n-1)} - 1)}] \end{aligned}$$

を使って、レートモノトニック方式でスケジューリング可能な確率の上界と下界が計算できるが、何%であるといった正確な主張はできない。以上が、本実施の形態において、スケジューリング可能性を算出する理論的な根拠である。

【0044】(2-2. スケジューリング可能性を算出する手順) 続いて、タスク群の情報とタスクスケジューリング方式からスケジューリング可能性を算出する際の処理手順を、図3のフローチャートに基づいて説明する。なお、同じタスクの組み合わせでも、どのスケジューリング方式でスケジューリングするかによってスケジューリング可能性は異なるので、判定の基準とするスケジューリング方式は、スケジューリング方式指定部14からユーザが予め指定しておく。また、この際、指定されたスケジューリング毎に予め決まっている基準値が選択される。この基準値は、スケジューリング可能性を算出する際に用いるものである。

【0045】図3のフローチャートに示す処理手順では、まず、スケジューリング可能性算出部11が、タスク情報記憶部10からタスク情報として各タスクの確率

母関数 f と実行周期 T を読み出す（ステップ31）。

【0046】ここで、各タスク t_i の実行時間 C_i の確率分布関数 $f C_i(w)$ は多項式または有理式の形で与えられていると仮定するが、展開部111は、有理式として与えられたものはここで多項式に展開する（ステップ32）。このように有理式を展開する場合、そのままでは多項式の形式にならず、無限に項が続く場合があるが、項の次数が周期 T_i より長いものは後の計算で利用しないため無視できるので、多項式とみなしてよい。このような多項式は係数と次数のペアのリストとして、有理式は多項式のペアとして表現される。この結果、全てのタスクについて、実行時間 C_i の確率分布を表す多項式が用意される。

【0047】続いて、項の次数計算部112が、各タスクの確率分布関数 $f C_i(w)$ に現れる各項の次数を、当該タスクの実行周期の逆数倍、すなわち $1/T_i$ 倍することによって第2の多項式を作成する（ステップ33）。この処理は、タスク毎にCPU使用率を計算することを意味する。

【0048】そして、積の計算部113が、前記第2の多項式同士を掛け合わせた積を計算することによって第3の多項式を作成する（ステップ34）。この処理は、タスク毎に計算したCPU使用率から、スケジューリングの対象となるタスク群全体について、CPU使用率の合計を計算することを意味する。

【0049】ここで、予め指定されているスケジューリング方式に応じた基準値が選択されており、項の係数総和部114が、前記第3の多項式に現れる各項のうち、*

$$\begin{aligned} f U_1(w) &= f C_1(w^{1/15}) = 1/2 w^{1/15} + 1/2 w^{8/15} \\ f U_2(w) &= f C_2(w^{1/20}) = 1/2 w^{1/20} (1 - 1/2 w^{1/15})^{-1} \\ &\equiv 1/2 w^{1/20} + 1/4 w^{2/20} + 1/8 w^{3/20} \\ &\quad + 1/16 w^{4/20} + 1/32 w \text{ (mod. } w^{20}) \end{aligned}$$

となる（第2の多項式）。続くステップ34において、項の次数が逆数倍された各多項式同士の積を取り（第3の多項式）、この積から、次数が1より大きな項は廃棄※

$$\begin{aligned} f U(w) &\equiv (1/2 w^{1/15} + 1/2 w^{8/15}) \cdot \\ &(1/2 w^{1/20} + 1/4 w^{2/20} + 1/8 w^{3/20} \\ &\quad + 1/16 w^{4/20} + 1/32 w) \text{ (mod. } w^{20}) \\ &\equiv 1/4 w^{4/15} + 1/8 w^{7/15} + 1/16 w^{10/15} \\ &\quad + 1/4 w^{8/15} + 1/8 w^{11/15} + 1/16 w^{14/15} \text{ (mod. } w^{20}) \end{aligned}$$

となる。また、ステップ35では、スケジューリング方式がEDFの場合、基準値は1であり、次数が1以下の項の係数の和を

【数27】

$$\begin{aligned} P_r(U \leq 1) &= f U(w) [w^{-1}] \\ &= 1/4 + 1/8 + 1/16 + 1/4 + 1/8 + 1/16 \\ &= 7/8 = 0.875 \end{aligned}$$

のように計算する。同様に、スケジューリング方式がレートモノトニックの場合は、次数が2 ($2^{1/2} - 1$) = 0.8284以下の項の係数の和も

* 次数が基準値より大きい項は廃棄し（ステップ34）、次数が基準値以下の項のみを選んで項の係数の総和を計算する（ステップ35）。最後に、可能性計算部115が、計算された係数の総和に基づいてスケジューリング可能性を計算して結果表示部13に出力する（ステップ36）。

【0050】【2-3. スケジューリング可能性を算出する実例】次に、具体的な数値を用いて、スケジューリング可能性を算出する例を示す。例えば、タスク t_1, t_2 として、既に上で与えた分歧およびループの例を使うと、実行時間 C_1, C_2 の確率分布関数は、

【数23】

$$f C_1(w) = 1/2 w^4 + 1/2 w^8$$

$$f C_2(w) = 1/2 w^4 (1 - 1/2 w^4)^{-1}$$

となる。また、タスク t_1 の周期が15、 t_2 の周期が20であったとする。

【0051】この場合、図3に示したステップ31では、タスク情報記憶部10からタスク情報を読み出し、続くステップ32では、読み出したタスク情報のうち、確率母関数 $f C_i(w)$ を多項式の形に展開する。この展開の結果を $f C_2(w)$ について例示すると、

【数24】

$$\begin{aligned} f C_2(w) &\equiv 1/2 w^4 + 1/4 w^8 + 1/8 w^{12} \\ &+ 1/16 w^{16} + 1/32 w^{20} \text{ (mod. } w^{20}) \end{aligned}$$

となる。そして、ステップ33では、確率母関数 $f C_i(w)$ に現れる項の次数を $1/T_i$ 倍する。これを実行すると、

【数25】

$$f U(w) \equiv 1/2 w^{4/15} + 1/2 w^{8/15}$$

※する。これによって、

【数26】

【数28】

$$\begin{aligned} P_r(U \leq 2(2^{1/2} - 1)) &= f U(w) [w^{-2(2^{1/2}-1)}] \\ &= 1/4 + 1/8 + 1/16 + 1/4 + 1/8 \\ &= 13/16 = 0.8125 \end{aligned}$$

のように、計算する。最終的に、ステップ36において、CPU使用率とスケジューリング可能性の関係から、

【数29】 $P_r(\text{EDF方式でスケジューリング可能})$

$$= 0.875$$

0.8125 ≤ Pr (レートモノトニック方式でスケジューリング可能) ≤ 0.875
なので、「EDF方式でスケジューリング可能な確率は87.5%」・「レートモノトニック方式でスケジューリング可能な確率は81.25%以上87.5%以下」などを表示する。

【0052】〔2-4. 原因タスクを同定する手順〕ユーザは、上記のように得られたスケジューリング可能性の結果を見て、「スケジューリング可能な確率がこの程度では不安だ、何とかしてスケジューリング可能性をもっと高くしたい」と考えたとする。このようにスケジューリング可能性を高くするために、もっとも簡単・確実な方法は、CPUを能力が高いものに変更することである。このため、CPUの能力をどの程度向上させれば、スケジューリング可能性が十分高くなるか調べることは、本発明の重要な用途である。例えば、CPUの処理能力を25%向上させると、タスクの実行時間は、向上させる前と比較してほぼ80%に短縮されると考えられる。但し、この実行時間の改善と、スケジューリング可能性の向上の間には簡単な関係は期待できないため、CPUの処理能力を向上させた場合の正確なスケジューリング可能性は、上に示した手順にしたがって再計算する必要がある。

【0053】しかし、このようにスケジューリング可能性をより安価に改善するためには、単にタスク群がリアルタイム制約を充足するようスケジューリングできる確率を提示するだけでなく、次のような情報を提供することが望ましい。すなわち、上記のようにCPUをより高速なものに取り替えることはスケジューリング可能性を向上させるための最も確実な解決策であるが、コストが増大するという問題がある。

【0054】これに対して、民生品のようにコストを強く意識する必要がある場合は、ユーザはシステムをチューニングすることだけですませ、高価なハードウェアを使用するのは可能な限り避けることが必要となる。しかし、全タスクをチューニングするのは、ユーザにかかる負担が大きい。ここで、どのタスクがデッドラインを破る原因になる可能性が高いかを判定してユーザに提示できれば、そのタスクを念入りにチューニングすることでスケジューリング可能性を向上できる確率が高く、ユーザに無駄な負担をかけることがない。そして、どのタスクがデッドラインを破る原因と思われるかを判定するには、タスク毎に定義できる何らかの指標が必要である。

【0055】ここで、これまでみてきたように、CPU使用率はスケジューリング可能性に大きく影響する。そのため、それぞれのタスク t_i に関するCPU使用率 U_i の期待値 $E[U_i]$ をこの指標として用いることが自然である。また、期待値 $E[U_i]$ 以外の重要な指標としては、分散 $V[U_i]$ がある。すなわち、ランダム変数Xの分散 $V[X]$ は、

【数30】 $V[X] = E[X^2] - (E[X])^2$
で定義される量である。

【0056】この分散は、次のような意味を持つ。すなわち、二つのタスクのCPU使用率が同じでも、一方は比較的期待値の近辺に集中して分布し、他方は大きなばらつきをもつような場合が考えられる。この場合、スケジューリング可能性の立場からは、後者のタスクの方がデッドラインを破る原因となる可能性が大きい。この状況は、前者の分散は後者の分散より大きいという形で特徴づけられる。

【0057】以下では、タスク毎のCPU使用率の期待値および分散を計算し、それに基づいて原因タスクを同定する際の処理手順を、図4のフローチャートに基づいて説明する。すなわち、この手順では、まず、タスク同定部12が、タスク情報記憶部10からタスク情報を読み出す(ステップ41)。続いて、第1の期待値・分散計算部121が、確率母関数から、1回の実行あたりの実行時間 C_i の期待値・分散をそれぞれ計算する(ステップ42)。ここで、確率母関数が多項式の場合、1回の実行あたりの期待値 $E[C_i]$ ・分散 $V[C_i]$ は直接計算できる。一方、確率母関数が有理式の場合は、微分等を行って計算するが、詳細は後に実例の説明で述べる。

【0058】続いて、このように計算された1回の実行あたりの期待値 $E[C_i]$ ・分散 $V[C_i]$ と、周期 T_i とに基づいて、第2の期待値・分散計算部122が、タスク毎の

【数31】

$$\text{期待値 } E[U_i] = E[C_i] / T_i$$

$$\text{分散 } V[U_i] = V[C_i] / T_i^2$$

を計算する(ステップ43)。そして、判定部123が、CPU使用率の期待値・分散それぞれについて、大きい順にタスクをソートしたうえ(ステップ44)、CPU使用率の期待値・分散のどちらかもしくは両方がタスク全体で上位に位置するタスクを原因タスクとして同定し、結果表示部13に表示する(ステップ45)。

【0059】〔2-5. 原因タスクを同定する実例〕例えば、周期的タスクの場合、タスク毎の期待値 $E[U_i]$ と分散 $V[U_i]$ を求めるには、まず、図4のステップ42において、1回の実行あたりの $E[C_i]$ ・ $V[C_i]$ を求めて、

【数32】

$$E[U_i] = E[C_i] / T_i$$

$$V[U_i] = V[C_i] / T_i^2$$

により、ステップ43において、 $E[U_i]$ ・ $V[U_i]$ を計算するのが賢明である。ここでは、スケジューリング可能性を計算する実例と同じ例について、 $E[U_i]$ を求める処理の流れを説明する。すなわち、スケジューリング可能性の計算で示した例では、タスクの実行時間の確率母関数は、次の通りであった：

【数33】

$$fC_1(w) = 1/2 w^4 + 1/2 w^6$$

$$fC_2(w) = 1/2 w^4 (1 - 1/2 w^4)^{-1}$$

ここで、

$$[数34] fX(w) = \sum, as w^i$$

が有限和である場合はXの取る値が有限個であり、期待値E[X]も $\sum, as s$ として直接計算できる。期待値E[C1]は、このように直接計算できる例である。すなわち、

【数35】

$$E[C_1] = 1/2 \cdot 4 + 1/2 \cdot 8 = 6$$

$$U_1 = C_1 / T_1 = C_1 / 15$$

から、

$$[数36] E[U_1] = E[C_1] / 15 = 2 / 5$$

が求まる。タスクt2については、確率母関数が多項式ではないので、次の公式を用いる。すなわち、Xが離散的な場合には確率母関数fX(w)により、

【数37】

$$E[X] = (fX(w))' |_{w=1}$$

$$\begin{aligned} fC_2(w)' &= -2w^3 (1 - 1/2 w^4)^{-2} \\ &+ w^7 (1 - 1/2 w^4)^{-2} + 2w^3 (1 - 1/2 w^4)^{-1} \\ &+ w^7 (1 - 1/2 w^4)^{-2} \end{aligned}$$

から、

【数38】

$$E[C_2] = (fC_2(w))' |_{w=1}$$

$$= -2 \times 2 + 22 + 2 \times 2 + 4 = 8$$

であり、

【数39】

$$E[U_2] = E[C_2] / 20 = 8 / 20 = 2 / 5$$

として計算できる。この計算結果から判断しようすると、二つの平均値が一致するので、この指標についてはどちらのタスクが問題が多いとも言えない。

【0060】ここで、

$$[数40] fX(w) = \sum, as w^i$$

が有限和である場合は、分散V[X]も直接計算できる。ここでも、V[U1]を直接計算するのではなく、V[C1]から関係

$$[数41] V[U_1] = V[C_1] / T_1^2$$

を用いて求める。すなわち、

【数42】

$$E[C_1^2] = 1/2 \times 4^2 + 1/2 \times 8^2 = 40$$

であるから、

$$[数43] V[C_1] = E[C_1^2] - E[C_1]^2 = 40 - 6^2 = 4$$

さらに、

【数44】

$$V[U_1] = V[C_1] / 15^2 = 4 / 225$$

タスクt2については、Xが離散的な場合には確率母関数fX(w)により、

$$[数45] V[X] = (fX(w))'' |_{w=1} + (f$$

$$X(w))' |_{w=1} - ((fX(w))' |_{w=1})^2$$

として計算できることを用いる。つまり、

【数46】

$$fC_2(w)'' = 6w^2 (1 - 1/2 w^4)^{-2}$$

$$+ 11w^6 (1 - 1/2 w^4)^{-2}$$

$$+ 4w^{10} (1 - 1/2 w^4)^{-2}$$

$$(fC_2(w))' |_{w=1}$$

$$= 6 \times 2 + 11 \times 2^2 + 4 \times 2^3 = 88$$

となるので、

$$[数47] V[C_2] = 88 + 8 - 8^2 = 32$$

であり、このことから、

$$[数48] V[U_2] = V[C_2] / 20^2 = 32 / 400 = 2 / 25$$

である。

【0061】以上の結果から、t1とt2のCPU使用率の期待値は同じであるが、分散はt2の方が大きいことがわかる。これ自体は、t1と異なりt2はループを含んでいることから自然である。

【0062】なお、デッドラインを破る原因となる可能性の高いタスクを同定するための基準としては、上記の期待値と分散以外にも、いくつかの指標が考えられるることは言うまでもない。しかし、期待値と分散は工学において広く用いられているもので、多くの状況に適用できると考えられる。この二つの指標は、独立に使用することもできるが、両者を併用することも可能である。その場合は、まず期待値を比較し問題のあるタスクを指摘しそれで検出できなかった問題点を分散を指標としてチェックする、といったアプローチが考えられる。具体的には、上の例で言うと、t2の方がデッドラインが破られる原因となる可能性が高いことが結論できる。

【0063】〔3. 効果〕以上説明したように、本実施の形態によれば、最悪の実行時間ではなく、典型的な場合の実行時間を前提にスケジューリング可能性を算出するので、スケジューリング解析技術の適用可能範囲を広げ、スケジューリング可能性に関するより現実的な指針を提供することができる。すなわち、本実施の形態では、与えられたスケジューリング方式でタスク群をスケジューリングした場合について、デッドラインまでに実行が終了するかどうかを二者択一に判断するのではなく、各タスクの実行時間の期待値等に基づいて、終了する可能性がどのくらいかを算出して表示画面などに提示する。このため、ユーザは、リアルタイム制約が十分高い確率で満足されるかどうかをコストとの関係で具体的に判断することができる。また、このような本実施の形態を応用することによって、ハード・ソフト協調設計支援技術の実用性が大幅に向上する。

【0064】また、本実施の形態では、各タスクの実行時間の確率分布関数を、プログラムの内容に応じて多項式又は有理式で与えておくことにより、タスク毎及び全体としてのCPU使用率の期待値が計算され、スケジュ

ーリングの可能性が提示される。このため、実行時間が確率的に分布するタスク、例えばプログラム中に分岐やループを持つタスクについても適用対象とすることができる。

【0065】また、本実施の形態では、どのタスクがデッドラインを破る原因となる可能性が高いかが提示されるので、そのタスクを重点的にチューニングすることによって、新たなCPUなどの高価な設備が不要となり、スケジューリングの可能性を安価に向上することができる。

【0066】また、本実施の形態では、デッドラインを破る原因となる可能性が高いタスクを、CPU使用率の期待値やその分散から判定する。この場合、期待値からはCPU使用率の大きいタスクが同定され、分散からはCPU使用率の変動幅が大きいタスクが同定されるので、これらのタスクをチューニングすることによって、スケジューリング可能性を効果的に改善することができる。

【0067】〔4. 他の実施の形態〕なお、本発明は上記実施の形態に限定されるものではなく、次に例示するような他の実施の形態も包含するものである。例えば、スケジューリング可能性算出の前提となるスケジューリング方式としては、上記実施の形態に示したもののか、所望のものを用いることができる。また、実行時間の確率分布関数は実質的に多項式又は有理式として表されればよく、内部構造としては数値のペアなど所望のデータ形式で保持することができる。

【0068】

【発明の効果】以上説明したように、本発明によれば、適用範囲が広く、タスクの実行時間の期待値に基づいて*30

* 情報を提示するスケジューリング解析の技術を提供できるので、民生品についてもより安価にリアルタイムスケジューリングを適用することが可能となる。

【図面の簡単な説明】

【図1】本発明の実施の形態の構成を示す機能ブロック図。

【図2】本発明の実施の形態において、タスク情報記憶部10に保持されているタスク情報を例示する図。

【図3】本発明の実施の形態において、タスク群の情報及びスケジューリング方式からスケジューリング可能性を算出する際の処理手順を表わすフローチャート。

【図4】本発明の実施の形態において、タスク群の情報及びスケジューリング方式から、タスク群がデッドラインを破る原因となる可能性が高いタスクを同定する際の処理手順を表わすフローチャート。

【符号の説明】

10…タスク情報記憶部

11…スケジューリング可能性算出部

111…展開部

112…項の次数計算部

113…積の計算部

114…項の係数総和部

115…可能性算出部

12…タスク同定部

121…第1の期待値・分散計算部

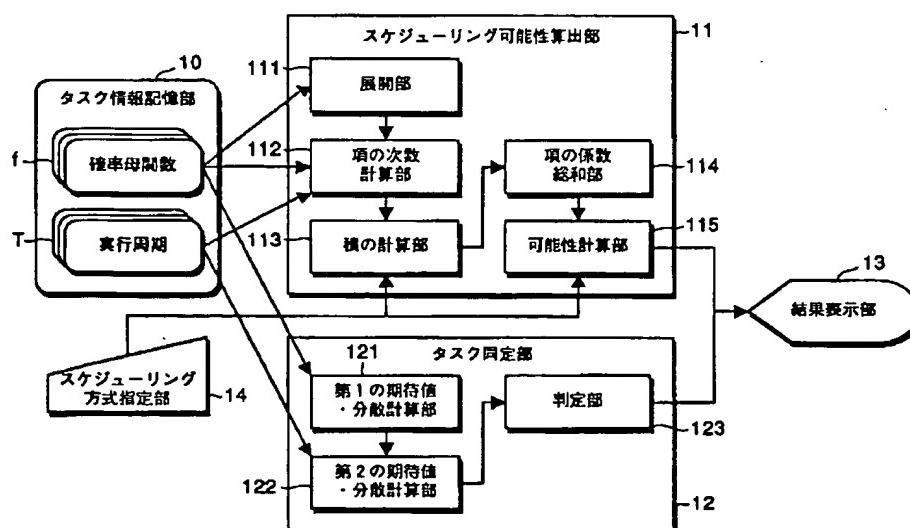
122…第2の期待値・分散計算部

123…判定部

13…結果表示部

14…スケジューリング方式指定部

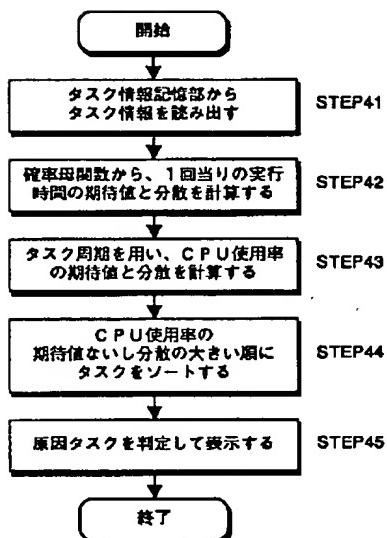
【図1】



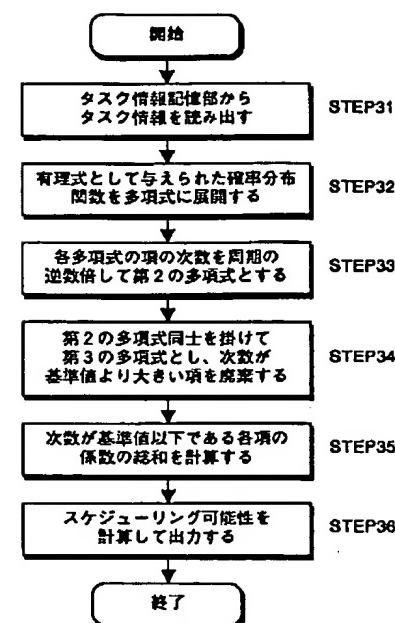
【図2】

タスク1: 固期15; 実行時間の分布確率 $\{(0.5, 5) (0.5, 10) (1, 0) \dots\}$
 タスク2: 固期20; 実行時間の分布確率 $\{(0.5, 5) \dots (1, 0) (-0.5, 5)\}$

【図4】



【図3】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.